

Microprocesseurs

TEM0010 - CTEA_

Domaine : **Sciences de l'ingénieur et technologie** Grade académique : **Master en sciences de l'ingénieur industriel, orientation automatisation - Arlon**

Niveau de certification : **7 Cycle : Deuxième cycle** Année académique : **2026-2027** (Q1 Q2)

CRÉDITS ECTS 4		VOLUME HORAIRE 45 h	
PRÉREQUIS <i>Aucun</i>		CO-REQUIS <i>Aucun</i>	
IMPLANTATION Département technique d'Arlon	DIRECTEUR DE DÉPARTEMENT DU DOMAINE Benoît Dujardin	RESPONSABLE DE L'UE Florent MIGNON	ENSEIGNANTS INTERVENANTS Florent MIGNON

PROGRAMME D'ÉTUDES

Programme	Bloc	Caractère
CC-Sciences industrielles	1	Choix individuel

Partie 1 Contribution de l'UE au profil d'enseignement du programme et acquis d'apprentissage spécifiques (AAS) sanctionnés par l'évaluation

CONTEXTUALISATION

Cette UE contribue à l'atteinte des acquis d'apprentissage terminaux suivants :

- Mettre en œuvre des techniques d'algorithmique et de programmation et utiliser les outils numériques spécifiques aux sciences et techniques de l'ingénieur.

ACQUIS D'APPRENTISSAGE SPÉCIFIQUES (AAS)

Au terme de l'Unité d'Enseignement, l'étudiant sera capable de :

Partie théorique :

- Calculer une somme ou une différence de deux nombres en non signés, en signés, en DCB.
- Définir l'architecture générale d'un système programmable et le rôle de ses constituants
- Différencier les différents langages de programmation (machine, assembleur, évolué)
- Décrire le fonctionnement d'un (micro)processeur et le rôle de chacun de ses constituants
- Énoncer les différents modes d'adressage existants ainsi que des exemples d'utilisation
- Expliquer les différentes instructions et pseudo-instructions en assembleur
- Concevoir l'analyse et l'ordinogramme de résolution d'une application simple (addition de 2 données)
- Traduire un ordinogramme de résolution d'applications simples en langage assembleur et en langage machine.
- Expliquer les différentes instructions et les règles de base en langage C.
- Réaliser des programmes simples en langage C

Partie pratique :

- Utiliser le logiciel de programmation (configuration, mode pas à pas)
- Réaliser sur plaquette test un montage simple en utilisant la documentation technique du microcontrôleur.
- Maîtriser le fonctionnement software et hardware d'une carte microprocesseur afin de tester, de façon autonome, les programmes encodés et de résoudre les problèmes rencontrés.
- Résoudre des applications mettant en œuvre l'afficheur 7 segments de la carte de microprocesseur des tables de données et des temporisations.
- Réaliser les calculs permettant de définir la valeur de la temporisation.
- Déceler dans une application l'intérêt d'utiliser une table de données.
- Concevoir l'analyse et l'ordinogramme de résolution d'une application faisant appel à l'afficheur 7 segments, aux leds, aux tables de données et aux temporisations.
- Traduire un ordinogramme de résolution d'applications faisant appel à l'afficheur 7 segments et aux tables de données en langage assembleur et en langage machine
- Résoudre des applications mettant en œuvre en plus les entrées analogiques, le buzzer, le LCD, les sorties analogiques de la carte de microprocesseur, les timers et les interruptions sur les boutons et sur les timers en langage C.
- Identifier les données et ressources nécessaires pour résoudre un problème.
- Concevoir l'analyse de résolution d'une application complexe en langage C.
- Rédiger, en collaboration avec 1 ou 2 étudiants, des rapports écrits reprenant l'analyse de résolution du problème, l'ordinogramme, le résultat de programme et une conclusion.

- Organiser son temps de manière à respecter les délais pour la résolution par groupe de 1 ou 2 étudiants d'une application et la remise du rapport qui en découle.

OBJECTIFS DE DÉVELOPPEMENT DURABLE

Document annexe à la fiche UE accessible via un lien explicitant en quoi le programme d'études s'inscrit dans une politique de développement durable. Une ou plusieurs UE spécifique(s) pourraient être ciblée(s) dans cette annexe.

Partie 2 Description de l'unité d'enseignement

OBJECTIFS

Comprendre l'architecture et le fonctionnement des microprocesseurs utilisés dans les systèmes industriels.

Acquérir les bases de la programmation des microcontrôleurs pour le contrôle et l'acquisition de données.

CONTENU

- Représentation et traitement des informations : programmes, données, traitements de base, règles de base
- Architecture et fonctionnement d'un µP (Qu'est-ce qu'un PIC, Les différentes familles de PIC, Identification d'un PIC, Schéma de l'architecture interne)
- Les modes d'adressage en général
- Les instructions assembleurs
- Les règles de base du langage C
- Étude des principales fonctions périphériques d'un µC. Afficheur 7 segments, leds, horloge, entrées analogiques, buzzer, LCD, Timers, Interruptions, sorties analogiques

SOURCES ET RÉFÉRENCES

Non spécifié.

SUPPORTS DE COURS

Activité d'apprentissage	Support
ASCA3002-B — Microprocesseurs	Tous les documents nécessaires au cours sont disponibles sur Moodle (Les PowerPoints, les liens utiles, la documentation techniques, les outils à télécharger et installer). Certaines sources, documentation ou références en ligne sont en anglais.

Partie 3 Méthodologie mise en œuvre et éventuel découpage de l'UE

DESCRIPTION DES ACTIVITÉS D'APPRENTISSAGE (AA) AU REGARD DE LEUR STATUT

Activité d'apprentissage	Heures	Langue d'enseignement	Langue d'évaluation
ASCA3002-B — Microprocesseurs	45 h	Français	Français

MÉTHODES D'ENSEIGNEMENT ET D'APPRENTISSAGE

Activité d'apprentissage	Méthodes d'enseignement et d'apprentissage
ASCA3002-B — Microprocesseurs	Partie théorie + exercices : cours sous forme d'exposé ponctués d'exercices simples (à résoudre durant les séances et en autonomie) corrigés durant les séances. Partie laboratoires : exercices applicatifs (à résoudre durant les séances et en autonomie) corrigés durant les séances et d'exercices de synthèse (seul ou par groupe de 2) à réaliser en autonomie.

DÉTERMINATION DE LA COHÉRENCE PÉDAGOGIQUE EN CAS DE GROUPEMENT D'AA FAISANT L'OBJET D'UNE ÉVALUATION DISTINCTE

Sans objet.

Partie 4 Évaluation de l'unité d'enseignement

STRUCTURE DU DISPOSITIF GÉNÉRAL D'ÉVALUATION (EN LIEN AVEC LE PROGRAMME D'ÉTUDES)

Travaux, interrogations, examen en session.

UE remédiable.

MÉTHODOLOGIE DE CONSTRUCTION DE LA NOTE FINALE DE L'UE

La note finale de l'UE correspond à celle de l'activité d'apprentissage.

LA PONDÉRATION DE L'ÉVALUATION DE L'UE À DES FINS DE DÉLIBÉRATION LORS DU CALCUL DE LA MOYENNE

Au sein du programme d'études, lors du calcul de la moyenne, la pondération de l'évaluation de l'unité d'enseignement est effectuée sur base des crédits affectés à cette unité d'enseignement et évalués

MODALITÉS D'ÉVALUATION PAR ACTIVITÉ D'APPRENTISSAGE

Activité d'apprentissage	Modalités d'évaluation
ASCA3002-B — Microprocesseurs	Q1 <u>Travaux:</u> <u>Interros:</u> Interro (à livre fermé) sur la première partie du cours (ESP32 et IoT), théorie et exercices (valeur 20%) Q2 <u>Travaux:</u> <u>Interros:</u> Interro mi-Q2 (ESP32 et IoT) d'avancement théorie (à livre fermé) et exercices pratique sur PC avec toutes les ressources disponibles (valeur 30%) <u>Examen (JUN):</u> Examen oral (PIC) qui porte à la fois sur les notions théoriques (questions à livre fermé) et la réalisation d'un exercice pratique comme ceux des séances de travaux pratiques PC avec toutes les ressources disponibles. (valeur 50%) Q3 <u>Examen (AOUT):</u> Si l'évaluation de JUN n'est pas validée (< 10/20), l'étudiant passe l'examen pour la partie non validée. Examen oral qui porte à la fois sur les notions théoriques (questions à livre fermé) et la réalisation d'un exercice pratique comme ceux des séances de travaux pratiques PC avec toutes les ressources disponibles (valeur 100%)

MODALITÉS CONCRÈTES D'ÉVALUATION

Une mention sur la fiche informera les étudiants du fait que les précisions sur les épreuves seront disponibles sur Moodle au plus tard 6 semaines avant l'évaluation.